



## 業界第一！美光與聯發科技完成 LPDDR5X 驗證

November 22, 2021

*全球最快的行動記憶體 LPDDR5X 採用美光領先的 1α 製程，激發智慧型手機的人工智慧和 5G 創新*

2021 年 11 月 19 日，美國加州拉古納海灘 — 聯發科技高峰會 — 美光科技 ( Nasdaq: MU ) 今日宣布，聯發科技已率先驗證美光 LPDDR5X DRAM，並將用於其為智慧型手機打造的全新天璣 9000 5G 旗艦晶片組。美光為業界首家將這款最快、最先進的行動記憶體送樣並交付驗證的半導體公司，並已出貨首批以其業界領先的 1α 製程為基礎設計的 LPDDR5X 樣品。美光 LPDDR5X 專為高階和旗艦級智慧型手機設計，將引領智慧型手機生態系統掀起由人工智慧 (AI) 和 5G 創新推動的資料密集型應用程式的全新浪潮。

繼獨步業界推出 LPDDR5、基於 1α 的 LPDDR4X、基於 176 層 NAND 的 UFS 3.1 與 uMCP5 解決方案 後，美光再次率先將基於 1α 的 LPDDR5X 交付驗證並推動上市，鞏固其在行動生態系統的產品創新和領導地位。JEDEC 於 7 月宣布 LPDDR5X 擴展規範 後，美光隨即達成了此項里程碑，在節省功耗的同時，為增強型 5G 通訊和效能提供更高的記憶體頻寬和速度。美光已驗證了能支援 7.5Gb/s 數據傳輸速率的樣品，可支援高達 8.533Gb/s 數據傳輸速率的樣品也將於隨後推出。LPDDR5X 的傳輸速率峰值為 8.533 Gb/s，較上一代 LPDDR5 提升<sup>[1]</sup> 高達 33%。

美光資深副總裁暨行動事業單位總經理 Raj Talluri 表示：「創新且先進的智慧型手機體驗需要仰賴記憶體技術，以滿足行動市場的龐大頻寬需求。我們與聯發科技攜手驗證了全球最先進的行動記憶體，助生態系統得以為手機研發出由 5G 和 AI 所強化的新一波豐富功能。」

為了向當今複雜的智慧型手機系統單晶片 (SoCs) 內建的多個異構處理引擎提供大量資料，記憶體效能的等級越來越關鍵。隨著行動工作負載量越來越複雜，先進的系統單晶片能依靠高數據傳輸速率來確保應用程式間的無縫多工作業，並實現人工智慧推論、擴增實境、虛擬實境及沉浸式繪圖技術。

聯發科技副總暨無線通訊事業部總經理徐敬全表示：「為因應 5G 時代複雜且需要大量數據的應用程式，我們的行動裝置客戶對頻寬的需求日漸提升。美光 LPDDR5X 的超高速特性，正好可以解決旗艦級裝置的這項挑戰。天璣 9000 將率先支援 LPDDR5X 的這項關鍵進展，提供電信業者和設備製造商所需的效能，為旗艦級裝置打造極致的 5G 體驗。」

美光正與世界頂尖的智慧型手機製造商和晶片組供應商合作，透過 LPDDR5X 實現生態系統創新。在這之中，聯發科的天璣 9000 行動系統單晶片將成為首款支援美光 LPDDR5X 記憶體的產品，為高階和旗艦級智慧型手機提供領先業界的 60 GB/s 峰值頻寬。<sup>[2]</sup> 全新晶片組為 聯發科天璣系列 5G 單晶片 產品組合新成員，能結合最新的連網能力、多媒體、人工智慧和成像創新，為全球消費者開創 5G 的可能性。美光向合作夥伴出貨 LPDDR5X 以及聯發科的驗證，為市場廣泛採用 LPDDR5X 打下了堅實的基礎。

## 關於 Micron Technology, Inc.

我們是創新記憶體與儲存解決方案的業界領導者，並且正在改變世界使用資訊的方式，豐富所有人的生活樣貌。美光持續關注於客戶、技術領導，和卓越的營運及製造，透過美光 ( Micron® ) 和 Crucial® 品牌以提供高性能 DRAM、NAND 和 NOR 記憶體以及儲存的豐富產品組合。每一天，我們人員提出的創新方案推動了資料經濟、人工智慧和 5G 應用程式的進步，激發各種機會 — 從資料中心到智慧終端以及客戶端和行動裝置使用者體驗。想要進一步瞭解 Micron Technology, Inc. ( 納斯達克股票代碼：MU ) 的詳細資訊，請瀏覽 [micron.com](http://micron.com)。

© 2021 Micron Technology, Inc. 保留所有權利。資訊、產品和 / 或規格若有變動，恕不另行通知。美光、美光標誌及所有其他美光商標皆為 Micron Technology, Inc. 財產。所有其他商標財產皆屬其各自擁有人所有。

### 美光媒體關係聯絡人

Steffi Lau

Micron Technology, Inc.

+1 (408) 834-1618

steffilau@micron.com

---

[1] 根據已發布的 JEDEC 規格，比較 LPDDR5X (8.533 Gbps) 與上一代 LPDDR5 (6.4 Gbps) DRAM 的峰值數據傳輸速率

[2] 峰值頻寬計算，根據聯發科系統頻寬每針腳 7.5 Gb/s 乘以 64 針腳並轉換成 GB (每位元組為 8 位元)